

MU-651

MU-652

DIO, RS-485

Upozornění:

Užiivatelská příručka a její součásti jsou autorským dílem chráněným ustanovením zákona č. 35/1965 Sb. o dílech li terárních, vědeckých a uměleckých (Autorský zákon) ve znění zákona č. 89/1990 Sb., zákona č. 468/1991 Sb., zákona č. 318/1993 Sb., zákona č. 237/1995 Sb. a zákona č. 86/1996 Sb.

Všechna jména a názvy použi té v textu mohou být chráněnými známkami nebo obchodními názvy výrobků příslušných firem.

© 1994÷2000 TEDIA spol. s r. o.

Záruční a pozáruční servis:

TEDIA spol. s r. o., Zábělská 12, 312 11 Plzeň 12

telefon: 019 7478168
fax: 019 7478169
e-mail: tedia@tedia.cz
internet: <http://www.tedia.cz>

Obsah

1.	Úvodní popis	
1.1.	Charakteristika	I - 1
1.2.	Použití	I - 1
2.	Technické parametry	
2.1.	Digitální výstupy	I - 2
2.2.	Izolace obvodů	I - 2
2.3.	Komunikační linka	I - 2
2.4.	Ostatní údaje	I - 2
3.	Instalace modulu	
3.1.	Úvod	I - 3
3.2.	Připojení napájecího zdroje	I - 3
3.3.	Připojení komunikační linky	I - 3
3.4.	Digitální porty	I - 3
4.	Popis vnitřní struktury modulu	
4.1.	Popis digitálních výstupů	I - 4
4.2.	Popis komunikačních obvodů	I - 4
4.3.	Konfigurační paměť EEPROM	I - 4
5.	Základní popis firmware	
5.1.	Úvod	I - 5
5.2.	Popis činnosti	I - 5
5.3.	Úvodní inicializace	I - 5
5.4.	Provozní konfigurace	I - 5
6.	Popis periférií	
6.1.	Úvod	I - 6
6.2.	Seznam periférií	I - 6
6.3.	ED64 - DIO porty	I - 6
6.4.	ID0 - stavový registr modulu	I - 6
6.5.	IA0 - konfigurační paměť EEPROM	I - 7
6.6.	SP0 - speciální registry	I - 7
7.	Konfigurace modulu	
7.1.	Úvod	I - 8
7.2.	Konfigurace digitálních portů	I - 8
Přílohy:		
	Příloha II - tabulky	II
	Příloha III - obrázky	III

1. Úvod

1.1. Charakteristika

MU-651/652 jsou externí moduly digitálních portů a jsou určeny zejména pro doplnění stavebnice analogových modulů.

Veškerou obsluhu portů zajišťuje mikropočítač ovládaný z nadřazeného PC po komunikační lince pomocí implementované sady makroinstrukcí.

Digitální porty jsou opticky izolovány od napájecího zdroje i komunikační linky; modul umožňuje přímo zpracovávat signály technologických úrovní.

Vnitřní architekturou je modul kompatibilní se stavebnicí MICROUNIT SERIE a standardně je implementován komunikační protokol AIBUS-2. Specifikace tohoto protokolu je uvedena v samostatné příručce a další text předpokládá její znalost.

Moduly MU-651/652 obsahují:

- 6 digitálních výstupů (přepínací relé nebo optotriak)
- obvody komunikační linky RS-485

1.2. Použití

Moduly MICROUNIT SERIE jsou určeny pro realizaci distribuovaných systémů monitorování a řízení technologických procesů s centrální jednotkou zpravidla na bázi PC nebo PLC.

Moduly se instalují do bezprostřední blízkosti snímačů veličin a akčních členů, napájení je řešeno vnějším zdrojem bezpečného napětí.

Komunikační linka je realizována vodičem vyhovujícím standardu RS-485 (tzn. stíněný dvou vodič, průřez vodiče minimálně 0,22 mm², impedance 100÷130 Ohm, kapacita vedení cca 60pF/m). Doporučeným typem je kabel Belden 9841.

Moduly jsou určeny pro montáž na lištu DIN 35mm (DIN EN 50 022).



Moduly musí být použity tak, aby jejich uvedením do provozu nedopatřením nebo selháním zaviněným jakýmkoliv způsobem se nemohly stát nebezpečnými osobám nebo majetku.

2. Technické parametry

2.1. Digitální výstupy

počet výstupů:	6
MU-651:	
typ výstupů:	přepínací relé
ochrana proti přepětí:	varistor
zatížitelnost relé:	250V _{RMS} /3A (trvalý proud) 250V _{RMS} /8A (t<0,5s, T>10s)
MU-652:	
typ výstupů:	optotriak
ochrana proti přepětí:	varistor
zatížitelnost triaku:	250V _{RMS} /1,5A (trvalý proud) 250V _{RMS} /3A (t<0,5s, T>10s)

2.2. Izolace obvodů

digitální výstup & řídicí obvody:	2500V _{RMS}	(f=50Hz, t=60s)
mezi digitálními výstupy:	1500V _{RMS}	(f=50Hz, t=60s)

2.3. Komunikační linka

typ rozhraní:	RS-485
ochrana proti přepětí a přepólování:	transil BZW06-5V8
komunikační rychlost:	600Bd ÷ 115,2kBd
typ přenosu:	podle specifikace AIBUS-2

2.4. Ostatní údaje

napájecí napětí:	10V _{DC} ÷ 20V _{DC} (verze pro 12V)
	15V _{DC} ÷ 30V _{DC} (verze pro 24V)
ochrana proti přepólování:	100V _{DC} max.
ochrana proti přepětí:	35V _{DC} max. (t=10s max.)
odběr proudu:	40mA typ. (všechny výstupy OFF)
	300mA max. (všechny výstupy ON)
rozměry pouzdra:	90x60x105 mm
doporučená délka vodičů:	1200m max. (signály RS-485)
	2m max. (ostatní signály)
EMC:	ČSN EN 50081-2
	ČSN EN 50082-2
pracovní teplota:	-10÷+55°C



Moduly jsou dodávány ve dvou provedení napájecích obvodů (MU-xxx/12V a MU-xxx/24V).

3. Instalace modulu

3.1. Úvod

Při výrobě bylo dbáno na dosažení vysoké kvality a spolehlivosti, rovněž byla věnována pozornost důkladné kontrole před expedicí. Aby nedošlo ke snížení jakosti či poškození při instalaci, doporučujeme Vám pečlivě prostudovat tuto příručku a postupovat podle uvedeného návodu.

Vlastní instalace představuje umístění a připevnění modulu, jeho propojení s napájecím zdrojem, připojení komunikační linky a zapojení digitálních výstupů. Rozmístění kontaktních míst na desce je zakresleno na obrázku Obr.1.

3.2. Připojení napájecího zdroje

Napájení modulu je řešeno z jediného zdroje; všechna pomocná napětí jsou generována interně.

Při zapojování zdroje je nutné dbát na správnou polaritu a toleranci napětí; v případě nedodržení povolených mezí může dojít k trvalému poškození interních obvodů; podrobně viz obrázek Obr.1. a tabulka Tab.1.

Rovněž připojení napájecího napětí na jinou ze svorek modulu (např. na svorky linky RS-485) může způsobit jeho trvalé poškození.

Přítomnost napájecího napětí je indikována LED na pozici 15.

3.3. Připojení komunikační linky

Komunikační linka je vyvedena na dvojitou šroubovací svorku; při jejím zapojování je nutné dbát na správnou polaritu signálů jinak s modulem nebude navázána komunikace; podrobně viz obrázek Obr.1. a tabulka Tab.2.

Aktivita linky (tzn. reakce modulu na výzvu) je indikována LED na pozici 16.

3.4. Digitální porty

Digitální porty jsou zapojeny na šroubovací svorky; jejich zapojení je přehledně vyznačeno v tabulkách Tab.3A., Tab.3B. a na obrázku Obr.1.

Stav digitálních portů je indikován LED na pozicích 31÷39.

4. Popis vnitřní struktury modulu

4.1. Popis digitálních výstupů

Moduly MU-651/652 obsahují šest digitálních výstupů určených pro přímé zpracování signálů průmyslových úrovní. Jednotlivé kanály jsou opticky izolovány od ostatních obvodů modulu i vzájemně od sebe. Podrobně viz Obr.2A. a Obr.2B.

Výstupy jsou po resetu (zapnutí napájení nebo „watchdog“) přednastaveny podle konfiguračních dat v paměti EEPROM.

Stav výstupů je signalizován pomocí indikačních LED.

4.2. Popis komunikačních obvodů

Obvody RS-485 umožňují přenos dat do vzdálenosti 1200m a připojení až 32 zařízení na jeden segment linky, k dalšímu rozšíření sítě (větší počet modulů nebo aplikace většího rozsahu) lze využít opakovače.

Periferní obvody linky jsou napájeny přímo ze základního zdroje, tzn. nejsou od zdroje izolovány.

4.3. Konfigurační paměť EEPROM

Modul obsahuje paměť EEPROM pro uložení všech konfiguračních dat (adresa a komunikační rychlost, parametry DIO, ...).

Z důvodu zvýšení provozní spolehlivosti jsou obvody doplněny konfiguračním spínačem pro zablokování obsahu proti možnému přepisu (SW1 - segment 1). Je-li tento spínač rozepnutý, lze paměť EEPROM programovat konfiguračním software. V případě sepnutého spínače (poloha ON) je znemožněn zápis a obsah EEPROM nelze modifikovat (odolné proti chybné obsluze nebo krátkodobému selhání firmware např. při silném vnějším rušení).

5. Základní popis firmware

5.1. Úvod

Standardně instalovaný firmware pracuje podle specifikace protokolu AIBus-2, jehož popis je uveden ve zvláštní příručce. V této kapitole proto nebudou popisovány obecné vlastnosti, ale pouze obsluha jednotlivých periférií jednotky.

Další text se vztahuje k firmware verze 1.00.

5.2. Popis činnosti

Po připojení napájení modul provede interní inicializaci, při níž nastaví své základní pracovní parametry (tzn. komunikační rychlost a adresu v závislosti na stavu inicializačního spínače) a zpracuje konfigurační data pro I/O porty.

Po ukončení této inicializační fáze deska přechází do pracovního režimu, ve kterém provádí obsluhu požadavků komunikační linky.

Ovládání modulu probíhá pomocí souboru makroinstrukcí nazývaných funkcemi. Tyto funkce zajišťují obsluhu EEPROM, digitálních portů atd.

5.3. Úvodní inicializace

Pro úvodní inicializaci slouží DIL spínač SW1; v případě sepnutého segmentu 2 modul pracuje s pevnou adresou 0 a přenosovou rychlostí 9600Bd. V tomto režimu jsou dostupné všechny funkce modulu, hodnoty komunikačních parametrů předvolené v EEPROM jsou však ignorovány.

K nastavení modulu lze využít dodávaný software nebo použít vlastní programové vybavení pro přepis obsahu EEPROM; význam jednotlivých konstant EEPROM je popsán ve zvláštní kapitole.



Důležité upozornění:

Stav inicializačního spínače SW1-2 je detekován pouze při zapnutí modulu.

Změny v EEPROM paměti jsou modulem akceptovány až po novém zapnutí modulu.



Moduly jsou nastaveny od výrobce na adresu 1 a komunikační rychlost 9600Bd.

5.4. Provozní konfigurace

Po nastavení adresy a komunikační rychlosti lze konfigurovat jednotlivé periferie modulu; k tomuto kroku lze využít program standardně dodávaný s modulem.

6. Popis periférií

6.1. Úvod

Popis v následujících odstavcích vychází ze specifikace periférií podle referenční příručky k protokolu AIBUS-2.

6.2. Seznam periférií

Externí periférie s přímým přístupem:

ED64 DIO porty

Interní periférie s přímým přístupem:

ID0 stavový registr

Interní adresovatelné periférie:

IA0 konfigurační EEPROM

Interní periférie - speciální registry:

SP0, SP1 typ modulu

SP2 verze firmware

6.3. ED64 - DIO porty

Externí periférie s přímým přístupem ED64 obsahuje data 32-bitového řadiče digitálních výstupů.

Formát dat je uveden v tabulce.

---	DOUT5	DOUT4	DOUT3	DOUT2	DOUT1	DOUT0
D31...D6	D5	D4	D3	D2	D1	D0

Data jsou standardně přenášena v pozitivním kódu (tzn. úroveň H představuje aktivovaný výstup) v rozsahu 32-bitového čísla; každý bit představuje stav jednoho portu. Změnou konfigurace však lze zvolit inverzi aktivní úrovně.

Periférie má význam pro operaci zápis (ovládán stav digitálních výstupů), nevyužité bity výstupního registru jsou modulem ignorovány.



Periférie má význam i pro operaci čtení (čten stav digitálních výstupů). Formát dat je totožný, nevyužité bity registru jsou nulovány.

6.4. ID0 - stavový registr modulu

Interní periférie s přímým přístupem ID0 obsahuje data stavového registru modulu. Formát dat je uveden v tabulce.

00 _H	00 _H	00 _H	Status Registr
D31...D24	D23...D16	D15...D8	D7...D0

Registr má platná data pouze v oblasti globálních příznaků, které jsou obsaženy každou jednotkou (viz popis protokolu); žádný z lokálních příznaků není využit.

Periferie má význam pro operaci čtení (čten stav příznaků) i zápis (nulován nebo nastavován stav příznaků).



Status registr je zahrnut jako samostatný znak do každé zprávy (viz specifikace protokolu).

6.5. IA0 - konfigurační paměť EEPROM

Interní adresovatelná periferie IA0 představuje konfigurační paměť modulu. Platný rozsah adresového prostoru je 0÷95; požadavek o operaci mimo tento rozsah není akceptován a funkce vrací neplatná data. Tento stav je signalizován nastavením odpovídajícího příznaku ve Status registru. Paměť obsahuje 8-bitová data.

Oproti standardnímu formátu jsou z důvodu vyšší spolehlivosti data i adresa přenášeny v kódovaném tvaru; nižší a vyšší byte adresy nebo dat je vždy zdvojen.

Formát dat je uveden v tabulce.

EED7...EED0	EED7...EED0	EEA7...EEA0	EEA7...EEA0
D31...D24	D23...D16	D15...D8	D7...D0

6.6. SP0÷2 - speciální registry

Modul obsahuje tři speciální registry, které obsahují:

SP0 první čtyři znaky typového označení modulu

SP1 druhé čtyři znaky typového označení modulu

SP2 čtyři znaky označení verze modulu

Přenášená data mají tvar ASCII řetězce o délce 4 znaky.

Příklad: SP0 + SP1 + SP2 = MU-6 + 51 + 1.00

7. Konfigurace modulu

7.1. Úvod

Popis v následujících odstavcích vychází ze specifikace periférií podle referenční příručky k protokolu AIBUS-2.

Konfigurace modulu se provádí modifikací dat v paměti EEPROM.

Moduly MU-651/652 mají tyto konfigurovatelné obvody (viz tabulka Tab.4.):

- digitální výstupní porty (registry Init_DO, Ctrl_DO)

Mimo těchto registrů obsahuje konfigurační paměť ještě další tři globální registry:

- stavový registr (StatusReg)
- registr komunikační adresy modulu (COM_ADR)
- registr komunikační rychlosti (COM_BD)

Význam registrů StatusReg a COM_ADR je uveden v referenční příručce protokolu AIBUS-2, význam COM_BD pak v tabulce Tab.5.



Celou konfiguraci modulu lze provést bez přesné znalosti interních registrů uživatelským programem dodávaným společně s modulem.

7.2. Konfigurace digitálních portů

Pro konfiguraci digitálních portů jsou vyhrazeny dva registry; Init_DO a Ctrl_DO.

Registr Init_DO obsahuje data pro přednastavení výstupních digitálních portů po zapnutí modulu, resp. restartu firmware modulu obvodem „watchdog“; formát dat je totožný s nejnižšími 8 bity registru periferie DIO.

Registr Ctrl_DO definuje logickou úroveň výstupního registru periferie DIO, při níž jsou výstupní porty v aktivním stavu (tzn. sepnutý výkonový prvek nebo úroveň H v případě TTL výstupu). Je-li konfigurační registr nastaven do úrovně H, pak je rovněž zápisem úrovně H do bitu výstupního registru periferie DIO aktivován odpovídající výstupní port. Je-li konfigurační registr nastaven do úrovně L, je výstup aktivován zápisem úrovně L do výstupního registru periferie DIO.



Registry jsou vyhrazeny pro 8 DOUT. Protože moduly MU-651/652 mají realizováno pouze šest DOUT, jsou významné pouze nejnižší bity registrů.

Zapojení svorek napájecího napětí		
PIN	funkce	popis
11	GND	napájecí napětí 12 nebo 24V - negativní signál
12	+V	napájecí napětí 12 nebo 24V - pozitivní signál

Tab.1. Zapojení svorek napájecího napětí.

Zapojení svorek komunikační linky		
PIN	funkce	popis
13	Q-	linka RS-485 - negativní signál
14	Q+	linka RS-485 - pozitivní signál

Tab.2. Zapojení svorek komunikační linky.

Zapojení svorek digitálních portů - modul MU-651		
PIN	funkce	popis
21	DOUT5_NO	spínací kontakt relé DOUT5
22	DOUT5_NC	rozpínací kontakt relé DOUT5
23	DOUT5_CM	pohyblivý kontakt relé DOUT5
24	DOUT4_NO	spínací kontakt relé DOUT4
25	DOUT4_NC	rozpínací kontakt relé DOUT4
26	DOUT4_CM	pohyblivý kontakt relé DOUT4
27	DOUT3_NO	spínací kontakt relé DOUT3
28	DOUT3_NC	rozpínací kontakt relé DOUT3
29	DOUT3_CM	pohyblivý kontakt relé DOUT3
41	DOUT2_NO	spínací kontakt relé DOUT2
42	DOUT2_NC	rozpínací kontakt relé DOUT2
43	DOUT2_CM	pohyblivý kontakt relé DOUT2
44	DOUT1_NO	spínací kontakt relé DOUT1
45	DOUT1_NC	rozpínací kontakt relé DOUT1
46	DOUT1_CM	pohyblivý kontakt relé DOUT1
47	DOUT0_NO	spínací kontakt relé DOUT0
48	DOUT0_NC	rozpínací kontakt relé DOUT0
49	DOUT0_CM	pohyblivý kontakt relé DOUT0

Tab.3A. Zapojení svorek digitálních portů - modul MU-651.

Zapojení svorek digitálních portů - modul MU-652		
PIN	funkce	popis
21	DOUT5	digitální výstup DOUT5 - triak
22	DOUT5	digitální výstup DOUT5 - triak
23	nc	nevyužitá pozice
24	DOUT4	digitální výstup DOUT4 - triak
25	DOUT4	digitální výstup DOUT4 - triak
26	nc	nevyužitá pozice
27	DOUT3	digitální výstup DOUT3 - triak
28	DOUT3	digitální výstup DOUT3 - triak
29	nc	nevyužitá pozice
41	DOUT2	digitální výstup DOUT2 - triak
42	DOUT2	digitální výstup DOUT2 - triak
43	nc	nevyužitá pozice
44	DOUT1	digitální výstup DOUT1 - triak
45	DOUT1	digitální výstup DOUT1 - triak
46	nc	nevyužitá pozice
47	DOUT0	digitální výstup DOUT0 - triak
48	DOUT0	digitální výstup DOUT0 - triak
49	nc	nevyužitá pozice

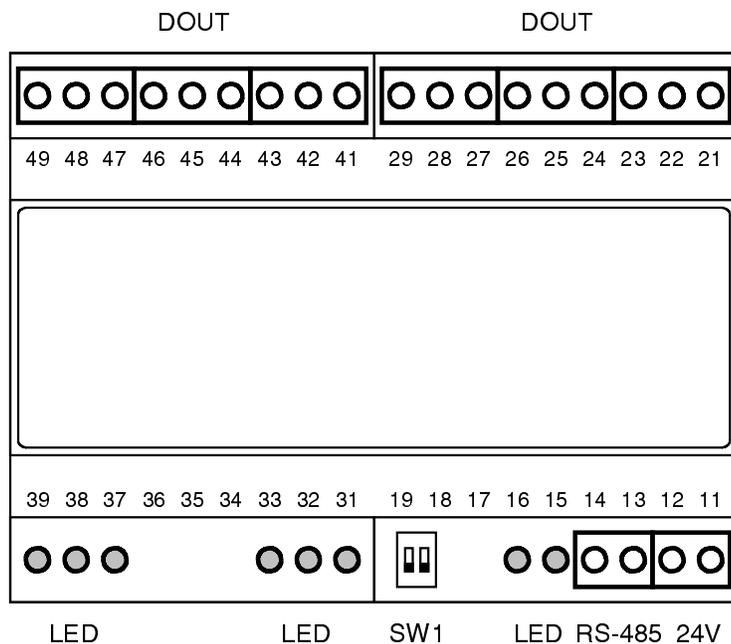
Tab.3B. Zapojení svorek digitálních portů - modul MU-652.

Konfigurační paměť EEPROM		
ADR	název	popis
0	nevyužito
.....
31	nevyužito
32	Init_DO	inicializační konstanta digitálních výstupů
33	nevyužito
34	Ctrl_DO	řídící registr digitálních výstupů
35	nevyužito
.....
59	nevyužito
60	Res	rezerva - systémová proměnná
61	StatusReg	stavový registr modulu
62	COM_BD	komunikační rychlost modulu
63	COM_ADR	komunikační adresa modulu
64	nevyužito
.....
95	nevyužito

Tab.4. Rozdělení konfigurační paměti EEPROM.

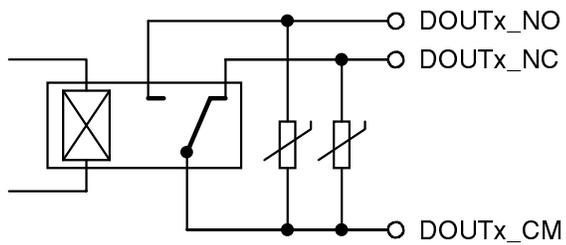
Registr COM_BD	
obsah	komunikační rychlost
00 _H	600 Bd
01 _H	1200 Bd
02 _H	2400 Bd
03 _H	4800 Bd
04 _H	9600 Bd
05 _H	19200 Bd
06 _H	38400 Bd
07 _H	57600 Bd
08 _H	115200 Bd

Tab.5. Volba komunikační rychlosti.

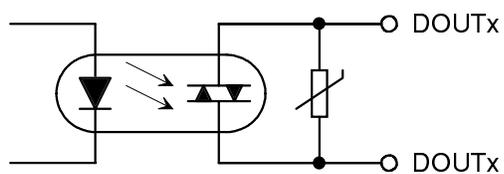


Obr.1. Obrázek modulu MU-651/652.

DOUT	šroubovací svorky pro digitální výstupy
24V	šroubovací svorky pro napájecí napětí
RS-485	šroubovací svorky signálů komunikační linky
LED	indikační LED
	15 napájecí napětí
	16 RS-485
	31 DOUT5
	32 DOUT4
	33 DOUT3
	37 DOUT2
	38 DOUT1
	39 DOUT0
SW1	DIP spínač pro inicializaci desky a blokování EEPROM (umístěn pod krycím víčkem svorek)



Obr.2A. Zjednodušené schema obvodů digitálních výstupů modulu MU-651.



Obr.2B. Zjednodušené schema obvodů digitálních výstupů modulu MU-652.

