

Karty čítačů a DIO portů PCT-8424, PCT-8425 a PCT-8426 Uživatelská příručka

Údaje o mé kartě:

typové označení: (např. PCT-8424)
výrobní číslo: (např. 83010108)
datum pořízení:
údaje vyplnil:

Vývoj, výroba, obchod, servis, technická podpora:

adresa: TEDIA® spol. s r. o.
Zábělská 12
31211 Plzeň
Česká republika

internet: <http://www.tedia.cz>

telefon: +420 373730421 (základní číslo)
+420 373730426 (technická podpora)

fax: +420 373730420

e-mail: aktuální informace najdete na adresách
<http://www.tedia.cz/kontakty>
<http://www.tedia.cz/podpora>

Výhrada odpovědnosti, autorských práv, ochranných známek a názvů:

Ačkoliv byla tato uživatelská příručka vytvořena s maximální pečlivostí, nelze vyloučit, že obsahuje chyby. Domníváte-li se, že jsou některé údaje uvedeny nesprávně, neúplně nebo nepřesně, prosíme, informujte technickou podporu.

Pro případ typografických nebo obsahových chyb si TEDIA® vyhrazuje právo kdykoliv provést opravy nebo zpřesnění publikovaných informací. Právě tak produkty popsané v uživatelské příručce mohou být kdykoliv revidovány se záměrem zlepšení technických parametrů nebo dosažení lepších užitečných vlastností. Doporučujeme proto před každým užitím této příručky ověřit, zda není k dispozici vydání nové.

TEDIA® nezodpovídá za žádné škody vzniklé užitím této uživatelské příručky nebo informací v příručce obsažených.

Uživatelská příručka a její součásti jsou autorským dílem chráněným ustanovením zákona č. 121/2000 Sb., o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon) v platném znění.

Všechna jména a názvy použité v textu mohou být chráněnými známkami nebo obchodními názvy výrobků příslušných vlastníků.

Obsah

ES prohlášení, zpětný odběr elektrozařízení, obalové materiály

1. Úvodní popis

1.1	Charakteristika	I - 1
1.2	Podmínky použití	I - 1
1.3	Poznámka k obsahu příručky	I - 1
1.4	Doplňky a zákaznické verze firmware	I - 1

2. Technické parametry

2.1	Digitální vstupy, resp. vstupy čítačů/časovačů	I - 2
2.2	Digitální porty	I - 2
2.3	Čítače a časovače	I - 2
2.4	Obvody přerušení	I - 3
2.5	Ostatní údaje	I - 3

3. Instalace karty

3.1	Úvod	I - 4
3.2	Nastavení konfiguračních prvků	I - 4
3.3	Vlastní instalace	I - 4
3.4	Rozmístění spínačů a konektorů	I - 4
3.5	Zapojení konektorů	I - 4

4. Popis čítačů a časovačů

4.1	Úvod	I - 5
4.2	Funkce čítačů	I - 5
4.3	Funkce časovačů	I - 5

5. Popis digitálních portů

5.1	Úvod	I - 6
5.2	Zapojení digitálních vstupů, resp. vstupů čítačů/časovačů	I - 6
5.3	Zapojení digitálních portů	I - 7
5.4	Podpora přerušení	I - 7

Příloha - tabulky a obrázky

Poznámky

Posouzení shody a ES prohlášení o shodě

Všechny výrobky TEDIA® uvedené v této příručce byly posouzeny podle platné legislativy a bylo pro ně vydáno ES prohlášení o shodě. Výrobky proto nesou značení CE.

Originál ES prohlášení o shodě je uložen u výrobce a na vyžádání bude poskytnuta jeho kopie.



Zpětný odběr elektrozařízení

Společnost TEDIA® splnila svoji povinnost zpětného odběru elektrozařízení prostřednictvím kolektivního systému RETELA.

Na každém výrobku proto naleznete logo přeškrtnuté popelnice nebo významově ekvivalentní textové značení 8/05 symbolizující, že se jedná o elektrozařízení nepatřící do komunálního odpadu.

Spotřebitel se může zbavit použitého, již nepotřebného elektrozařízení bezplatně na dále uvedených místech zpětného odběru, přičemž nezáleží na značce ani na místě pořízení výrobku:

- v prodejně, ve které lze koupit nová elektrozařízení; spotřebitel může při zakoupení nového elektrozařízení bezplatně odevzdat staré elektrozařízení s podobnými vlastnostmi
- na veřejném sběrném místě; spotřebitel se o něm dozví na obecním úřadu, u prodejce elektrozařízení nebo na webových stránkách kolektivních systémů

Spotřebitel by měl elektrozařízení odevzdávat kompletní, aby bylo možné efektivně zajistit jeho ekologické využití a aby se zabránilo úniku nebezpečných látek ohrožujících lidské zdraví a životní prostředí.

Kolektivní systém RETELA založený Českomoravskou elektrotechnickou asociací a provozovaný společností RETELA, s.r.o., sdružuje výrobce a dovozce elektrozařízení a logisticky zabezpečuje sběr, svoz a zpracování použitých elektrozařízení.

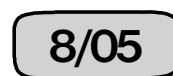
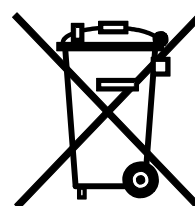
Bližší informace: <http://www.retela.cz>

Obalové materiály

Společnost TEDIA® prohlašuje, že za obaly výrobků uvedených na trh v České republice byl uhrazen servisní poplatek do systému EKO-KOM zabezpečujícího sběr a využití obalových odpadů (IČ EK-F00023857).

Použitý obalový materiál výrobku neobsahuje žádné nebezpečné látky.

Bližší informace: <http://www.ekokom.cz>



1. Úvodní popis

1.1 Charakteristika

PCT-8424/8425/8426 jsou zásuvné PCI Express karty určené především pro systémy laboratorní a průmyslové automatizace.

Karta nabízí:

- 24 izolovaných digitálních vstupů; signálové úrovně v závislosti na typu karty HC/HCT/TTL nebo 24 V
- 24 digitálních I/O linek se signálovými úrovněmi HC/HCT/TTL organizovaných do tří osmibitových portů s možností volby směru přenosu nezávisle pro každý port

Karty jsou dostupné ve variantách odlišujících se rozměrem a typem vstupů:

PCT-8424	provedení se standardní výškou, vstupy HC/HCT/TTL
PCT-8424/LP	low-profile provedení, vstupy HC/HCT/TTL
PCT-8425	provedení se standardní výškou, vstupy 24 V (pro výstupy PNP)
PCT-8425/LP	low-profile provedení, vstupy 24 V (pro výstupy PNP)
PCT-8426	provedení se standardní výškou, vstupy 24 V (pro výstupy NPN)
PCT-8426/LP	low-profile provedení, vstupy 24 V (pro výstupy NPN)

V dalším textu, nebude-li uvedeno jinak, se označení PCT-842x vztahuje na všechny karty.

1.2 Podmínky použití

Karty řady PCT-842x vyhovují instalaci do počítačů v kancelářském nebo průmyslovém provedení se sběrnici PCI Express vybavených konektory s datovou šířkou x1 až x16 (karta splňuje standard x1, Gen 1).

Typy kabelů a jejich maximální délka jsou popsány v kapitole 2.5.

Důležité upozornění:

Karty popisované v této příručce mohou být použity výhradně v souladu s doporučeními výrobce uvedenými v této příručce, obecně platnými normami či standardy a pouze takovým způsobem, aby jejich selháním zaviněným jakýmkoliv způsobem se nemohly stát nebezpečnými osobám nebo majetku.

1.3 Poznámka k obsahu příručky

Tato příručka obsahuje všechny informace pro běžné používání karty, popř. programování s využitím ovladačů poskytujícím rozhraní nezávislé na konkrétním hardware. V případě programování karty na registrové úrovni je nutné použít programátorskou příručku.

1.4 Doplnky a zákaznické verze firmware

Karty řady PCT-842x umožňují vývoj speciálních zákaznických verzí firmware hradlového pole FPGA (ovládá všechny I/O signály karty), v případě zájmu kontaktuje výrobce.

2. Technické parametry

2.1 Digitální vstupy, resp. vstupy čítačů/časovačů

typ vstupů:

PCT-8424, PCT-8424/LP	HC/HCT/TTL
PCT-8425, PCT-8425/LP	24 V, společný záporný pól (tzn. pro výstupy PNP)
PCT-8426, PCT-8426/LP	24 V, společný kladný pól (tzn. pro výstupy NPN)

počet vstupů:

24

izolační napětí:

1000 V_{DC} (standardní provedení karty)
600 V_{DC} (ESD-X1, viz poznámka)

parametry vstupů HC/HCT/TTL:

vstupní úroveň L:	< 0,8 V
vstupní úroveň H:	> 2,0 V
vstupní impedance:	cca 10 kOhm (tzv. pull-up rezistor)
odolnost proti přepětí:	±10 V

parametry vstupů 24V:

vstupní úroveň L:	< 5 V	(absolutní hodnota napětí)
vstupní úroveň H:	15÷30 V	(absolutní hodnota napětí)
vstupní impedance:	cca 10 kOhm	
odolnost proti přepětí:	±40 V max. 1s	

Poznámka: ESD-X1 je na zakázku doplněná ochranná bleskojistka (viz obrázek Obr. 1.).

2.2 Digitální porty

typ portů:

HC/HCT/TTL

počet vstupů/výstupů:

3 osmibitové obousměrné porty

zatěžovací impedance výstupů:

500 Ohm min. (viz pozn.)

Poznámka: Digitální obousměrné porty nejsou odolné proti přepětí, přivedením napětí mimo rozsah 0÷5 V dojde k jejich nevratnému poškození.

Digitální porty v režimu výstup jsou odolné proti trvalému zkratu proti GND při dodržení maximálního proudu zdroje 5V (viz odstavec Ostatní údaje).

2.3 Čítače a časovače

počet čítačů:

24 jednosměrných

rozlišení čítače:

32 bitů

pracovní režimy čítače:

prosté čítání s možností softwarového hradlování

vstupní frekvence:

2 MHz max. (PCT-8424)
200 kHz max. (PCT-8425, PCT-8426)

počet časovačů:

24

rozlišení časovačů:

32 bitů

časová základna:

25 MHz (tzn. max 171 s)

2.4 Obvody přerušení

zdroje přerušení:	generátor časových značek (1÷255 ms), všechny digitální vstupy i obousměrné porty
událost pro vyvolání přerušení:	přetečení generátoru časových značek, libovolná kombinace náběžných nebo sestupných hran na všech vstupech a DIO portech

2.5 Ostatní údaje

sběrnice:	PCI Express (x1, Gen 1)
PCI ID:	VID=1760 _H , DID=0830 _H (PCT-8424, PCT-8424/LP) VID=1760 _H , DID=0831 _H (PCT-8425, PCT-8425/LP) VID=1760 _H , DID=0832 _H (PCT-8426, PCT-8426/LP)
napájení ze sběrnice:	300 mA typ. @ 3,3 V (500 mA max.) 150 mA typ. @ 12 V (500 mA max.)
napájení interní:	700 mA max. @ 5 V (viz poznámka)
rozměry desky:	cca 56 x 128 mm (bez redukce PCE-8019)
konektory portů:	D-Sub 25 - vidlice (digitální vstupy) header 2x5 pinů (digitální porty 0, 1 a 2)
pracovní teplota:	0÷60 °C
skladovací teplota:	-20÷70 °C
relativní vlhkost:	10÷90 %, bez kondenzace
doporučená délka vodičů:	do 10 metrů (digitální vstupy) do 2 metrů (obousměrné digitální porty) pro všechny signály jsou vyžadovány stíněné kabely

Poznámka: Napájecí napětí 5V je vytvářeno interně ze zdroje 12V PCI Express sběrnice a slouží pro napájení DIO portů, resp. jako napájecí zdroj pro externí desky řady PCE-16xx (viz popis konektorů KX1 až KX3). Součet proudů všech 24 DIO signálů v režimu výstup včetně proudu odebíraného PCE-16xx redukcí proto nesmí přesáhnout povolenou hodnotu.

3. Instalace karty

3.1 Úvod

Při výrobě bylo dbáno na dosažení vysoké kvality a pozornost byla rovněž věnována důkladné kontrole před expedicí. Aby nedošlo ke snížení kvality nebo poškození při instalaci, doporučujeme nejprve pečlivě prostudovat celou příručku a postupovat podle uvedeného návodu.

3.2 Nastavení konfiguračních prvků

Karta PCT-842x obsahuje jediný konfigurační prvek - dvojsegmentový DIP spínač, jehož stav lze číst programem a vzájemně tak identifikovat více karet stejného typu v počítači. Podrobně viz obrázky Obr. 1. v příloze.

3.3 Vlastní instalace

Důležité upozornění:

Při instalaci dbejte na zásady práce s obvody citlivými na poškození elektrostatickým nábojem, s kartou manipulujte za okraje a nikdy se nedotýkejte prsty součástek.

Mimo počítač mohou být karty skladovány výhradně v antistatickém obalu.

Při nedodržení uvedených pravidel může dojít k poškození citlivých obvodů karty nebo celého počítače.

Instalaci provádějte zásadně při vypnutém počítači a vždy odpojte všechny přívodní vodiče, zejména napájecí kabel k síti 230 V!

Nakonfigurovanou kartu zasuňte po předchozím vyjmutí krycího štítku do volné pozice pro rozšiřující desky počítače a zajistěte šroubem nebo jiným mechanismem podle typu skříně.

V případě využití digitálních portů DIO1 a DIO2 karty ve standardním provedení nainstalujte do sousední pozice redukci řady PCE-16xx (není součástí dodávky) a s kartou ji propojte plochými vodiči. Analogicky v případě digitálních portů DIO0, DIO1 a DIO2 karty v low-profile provedení nainstalujte do sousední pozice redukci PCE-8025/LP (není součástí dodávky) a s kartou ji propojte plochým vodičem.

Poznámka: *V případě nejasností kontaktujte technickou podporu výrobce, informaci o aktuálním spojení naleznete na <http://www.tedia.cz/podpora>.*

3.4 Rozmístění spínačů a konektorů

V obrazové a tabulkové příloze této příručky je vyznačeno rozmístění konfiguračních spínačů a konektorů; význam jednotlivých prvků je zřejmý z předešlých odstavců a popisu uvedeného pod obrázkem Obr. 1. v příloze.

3.5 Zapojení konektorů

Zapojení vývodů konektorů je popsáno v tabulkách Tab. 1. až Tab. 3., rozmístění pinů na konektorech je zakresleno na obrázku Obr. 2. (viz příloha této příručky).

4. Popis čítačů a časovačů

4.1 Úvod

Karty PCT-842x obsahují 24 sdružených čítačů a časovačů funkčně navazujících na 24 digitálních vstupů (tzn. každý vstup je vybaven jednou dvojicí čítač/časovač).

4.2 Funkce čítačů

Čítače všech karet PCT-842x pracují jako jednosměrné (čítají směrem nahoru) s možností softwarového hradlování (tzn. povolení reakce na vstupní signál), nulování, programování hodnoty a čtení aktuální hodnoty.

Ačkoliv každý čítač může být softwarově obsluhován nezávisle na ostatních, karta umožňuje rovněž synchronní obsluhu jakékoliv skupiny čítačů.

Čítače karty PCT-8424 reagují na sestupnou hranu, tzn. obsah čítače je zvýšen o jedna v okamžik změny z hodnoty 1 na hodnotu 0 v datovém registru. Čítače karet PCT-8425 a PCT-8426 reagují naopak na náběžnou hranu, tzn. obsah čítače je zvýšen o jedna v okamžik změny z hodnoty 0 na hodnotu 1 v datovém registru. Popis signálových úrovní byl uveden v předešlé kapitole věnované digitálním portům.

***Poznámka:** Zjednodušeně k volbě aktivních hran čítačů jednotlivých karet; z porovnání schémat na obrázcích Obr. 3 až Obr. 5 je zřejmé, že aktivní hrana čítačů ve všech případech odpovídá sepnutí spínače, resp. PNP/NPN výstupu.*

4.3 Funkce časovačů

Každý čítač karty je vybaven časovačem s pomocným záchytným registrem.

Časovač pracuje jako jednosměrný (čítá směrem nahoru) s blokováním přetečení (po dosažení mezní hodnoty $2^{32}-1$ je čítání zastaveno) a časovou základnou 25 MHz.

Obsah časovače je zachycen do pomocného záchytného registru každou aktivní hranou vstupního signálu a současně je touto aktivní hranou časovač i nulován (obsahuje tedy dobu uplynulou mezi dvěma aktivními hranami).

Časovač se záchytným registrem umožňuje...

- měření doby uplynulé od poslední aktivní hrany čítače (definováno aktuální hodnotou časovače),
- měření doby mezi dvěma posledními aktivními hranami čítače (definováno hodnotou zachycenou poslední aktivní hranou do pomocného záchytného registru),

a významnou měrou usnadňuje využití čítačů při výpočtu okamžitých odběrů v aplikacích měření průtoků, spotřeby energií apod.

Karta umožňuje synchronní čtení hodnoty čítače, aktuální hodnoty časovače i obsahu pomocného záchytného registru, resp. synchronní čtení libovolné kombinace čítačů včetně jejich časovačů a záchytných registrů.

5. Popis digitálních portů

5.1 Úvod

Karty PCT-842x obsahují 24 izolovaných digitálních vstupů (resp. tři osmibitové vstupní porty) plnicích současně funkci vstupů čítačů/časovačů a tři osmibitové obousměrné digitální porty. Digitální vstupy jsou vyvedeny na konektor D-Sub 25 umístěný na štítku karty, obousměrné porty jsou vyvedeny na tři konektory v zadní části karty.

V případě karty ve standardním provedení (tzn. označení PCT-842x) je první obousměrný port (tzn. DIO0) vyveden na štítek karty redukčním kabelem PCE-8019, pro využití zbývajících dvou portů (tzn. DIO1 a DIO2) lze použít redukci PCE-1620, která vyvede signály na dva konektory D-Sub 9 umístěné na sousedním štítku, popř. lze použít další typy z řady PCE-16xx.

Poznámka: Redukce PCE-16xx nejsou na rozdíl od PCE-8019 součástí dodávky karty.

V případě karty v low-profile provedení (tzn. označení PCT-842x/LP) nelze na štítek karty umístit další konektor, pro využití digitálních portů je proto určena redukce PCE-8025/LP, která vyvede signály všech tří portů na konektor D-Sub 25.

Poznámka: Redukce PCE-8025/LP není součástí dodávky karty.

5.2 Zapojení digitálních vstupů, resp. vstupů čítačů/časovačů

Všechny karty řady PCT-842x obsahují 24 izolovaných digitálních vstupů (resp. vstupů čítačů/časovačů), vzájemně se odlišují jen signálovými úrovněmi a zapojením vstupů. Vstupy karty PCT-8424 pracují s úrovněmi HC/HCT/TTL a využívají obvody HCTMOS poskytující vysokou vstupní impedanci, zanedbatelný vstupní proud a ochranné diody. Jelikož klidový stav vstupů odpovídá logické úrovni H (jsou ošetřeny tzv. pull-up rezistory 10 kOhm proti napětí 5 V), lze je použít i pro připojení bezpotenciálových spínačů, případně výstupů typu "NPN otevřený kolektor"; vzhledem k signálovým úrovním je toto řešení vhodné spíše do laboratorního prostředí. Další informace lze nalézt v příloze této příručky, viz obrázek Obr. 3.

Vstupy karty PCT-8425 pracují se signálovými úrovněmi 24 V v topologii vhodné pro výstupy typu PNP; společná svorka vstupů karty je propojena s GND zdroje výstupů a na vstupy jsou přiváděny signály s kladným napětím vůči společné svorce vstupů (podrobně viz obrázek Obr. 4. v příloze).

Vstupy karty PCT-8426 pracují se signálovými úrovněmi 24 V jako PCT-8425, odlišují se však topologií vhodnou pro výstupy typu NPN; společná svorka vstupů karty je tedy propojena se signálem +24V zdroje výstupů a na vstupy jsou přiváděny signály se záporným napětím vůči společné svorce vstupů (podrobně viz obrázek Obr. 5. v příloze).

5.3 Zapojení digitálních portů

Pro realizaci portů bylo využito obvodů HCTMOS pro jejich výhodné vlastnosti.

V režimu výstupů poskytují obvody HCTMOS vysoký výstupní proud při zanedbatelném úbytku napětí a lze je proto využít pro přímé buzení LED, optronů, popř. i miniaturních relé (parametry cívky 5 V, 500 Ohm).

V režimu vstupů poskytují vysokou vstupní impedanci, zanedbatelný vstupní proud a ochranné diody. Jelikož klidový stav odpovídá logické úrovni H (ošetřeno tzv. pull-up rezistory 10 kOhm proti napětí 5 V), lze je použít i pro připojení bezpotenciálových spínačů nebo výstupů typu "NPN otevřený kolektor".

Podrobnější popis je uveden pod obrázkem Obr. 6. v příloze.

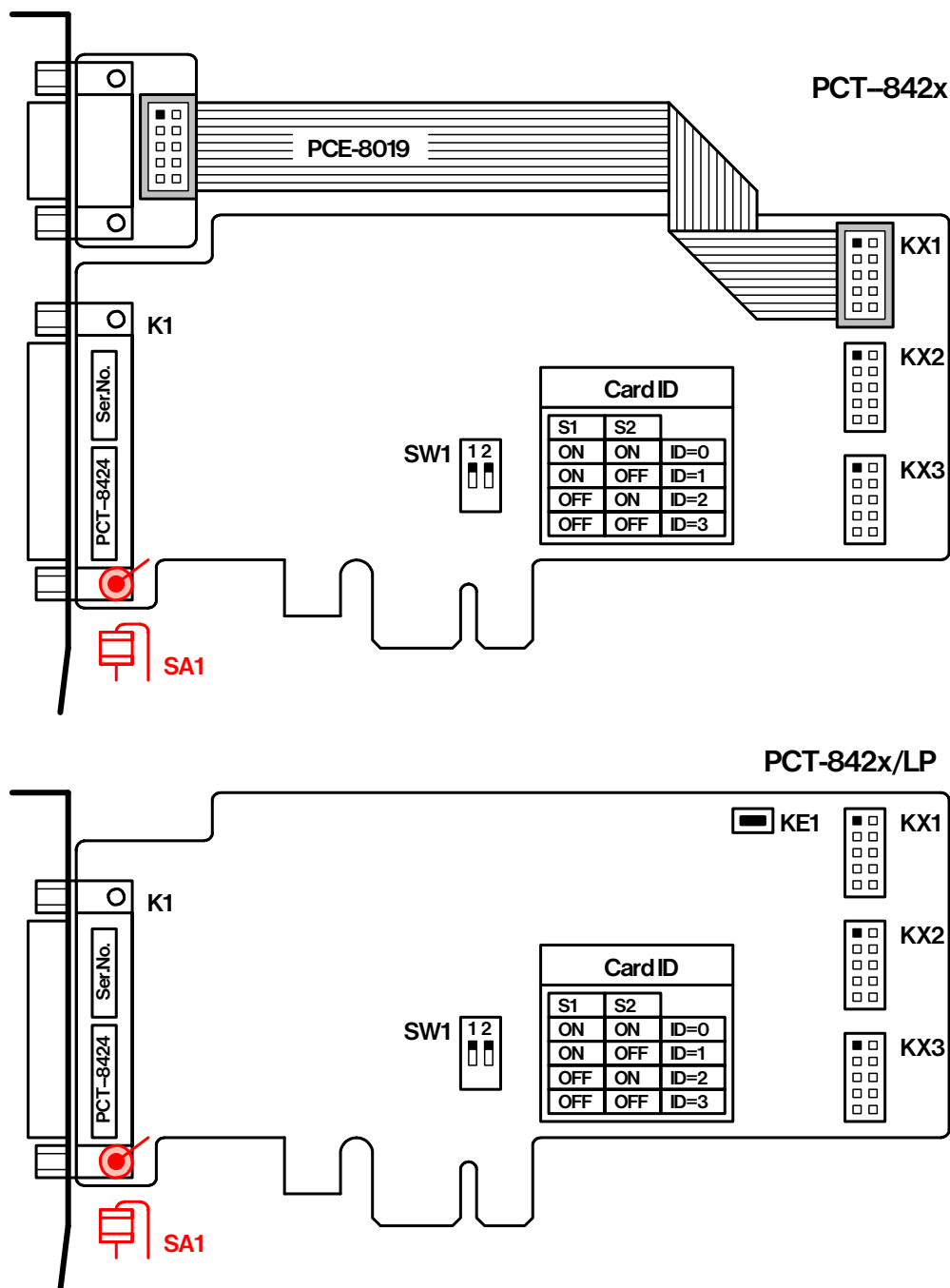
Poznámka: *Zvolená koncepce obousměrných portů bohužel neumožňuje zajistit ochranu proti přepětí obvyklou u ostatních portů PCI/PCIe karet TEDIA.*

5.4 Podpora přerušení

Karty PCT-842x umožňují vyvolat přerušení (souběžně s generátorem časových značek) libovolnou kombinací náběžných nebo sestupných hran signálů všech digitálních vstupů i digitálních portů.

5.5 Alternativní funkce

Digitální porty (především DIO0) mohou být využity pro alternativní funkce v závislosti na budoucích rozšíření firmware, aktuální verze však žádné funkce implementovány nemá.



Obr. 1. Rozmístění důležitých prvků na kartě standardního a low-profile provedení.

- K1 konektor digitálních vstupů 0, 1 a 2, tzn. DIN0÷DIN23 (D-Sub 25 - vidlice)
(současně plní funkci vstupů čítačů/časovačů)
- KX1 konektor digitálního portu DIO0, tzn. signály DIO00÷07 (2x5 pinů, rastr 2,54 mm)
- KX2 konektor digitálního portu DIO1, tzn. signály DIO08÷15 (2x5 pinů, rastr 2,54 mm)
- KX3 konektor digitálního portu DIO2, tzn. signály DIO16÷23 (2x5 pinů, rastr 2,54 mm)
- SW1 DIP spínač určený pro vzájemnou identifikaci více karet stejného typu
- PCE-8019 redukce pro vyvedení signálů KX1 na štítek karty (konektor D-Sub 9 - vidlice)
(redukce je součástí dodávky karty ve standardním provedení)
- SA1 ochranná bleskojistka (pouze u karet s rozšířením ESD-X1)
- KE1 tlačítko pro aktivaci záložního firmware (určeno pro servisní účely)

signál K1 (resp. PCE-8025/LP)	pin	pin	signál K1 (resp. PCE-8025/LP)
DIN0 (DIO00)	C1	C14	DIN1 (DIO01)
DIN2 (DIO02)	C2	C15	DIN3 (DIO03)
DIN4 (DIO04)	C3	C16	DIN5 (DIO05)
DIN6 (DIO06)	C4	C17	DIN7 (DIO07)
DIN8 (DIO08)	C5	C18	DIN9 (DIO09)
DIN10 (DIO10)	C6	C19	DIN11 (DIO11)
DIN12 (DIO12)	C7	C20	DIN13 (DIO13)
DIN14 (DIO14)	C8	C21	DIN15 (DIO15)
DIN16 (DIO16)	C9	C22	DIN17 (DIO17)
DIN18 (DIO18)	C10	C23	DIN19 (DIO19)
DIN20 (DIO20)	C11	C24	DIN21 (DIO21)
DIN22 (DIO22)	C12	C25	DIN23 (DIO23)
COM (GND)	C13		

Tab. 1. Zapojení konektoru D-Sub 25 (vidlice).

Poznámka: Údaje před závorkou platí pro signály karty, údaje v závorce pro PCE-8025/LP.

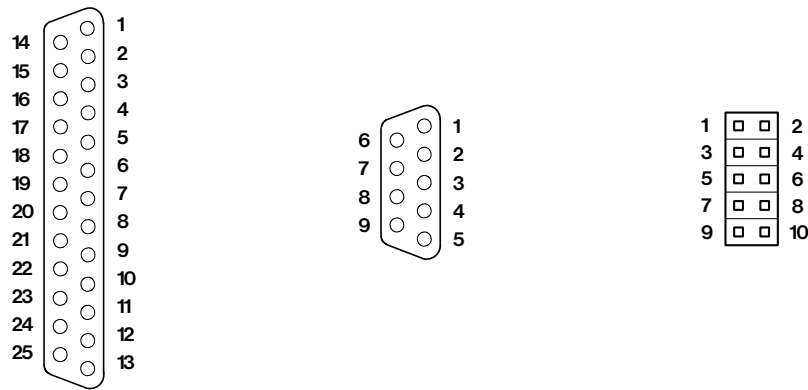
signál KX1/KX2/KX3	pin	pin	signál KX1/KX2/KX3
DIO00/08/16	D1	D2	DIO01/09/17
DIO02/10/18	D3	D4	DIO03/11/19
DIO04/12/20	D5	D6	DIO05/13/21
DIO06/14/22	D7	D8	DIO07/15/23
GND	D9	D10	5V (viz. technické parametry)

Tab. 2. Zapojení konektorů header 2x5 pinů.

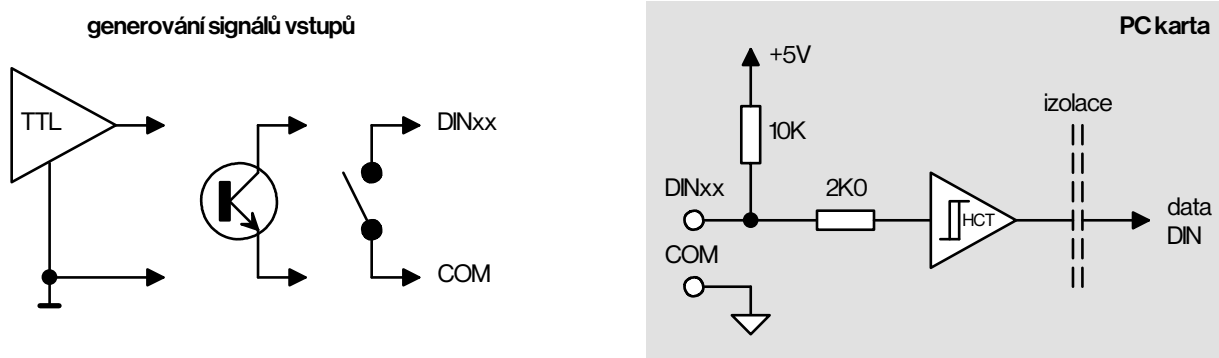
Poznámka: U standardní verze karty jsou signály KX1 vyvedeny na skříň počítače redukcí PCE-8019, pro zbývající dva porty jsou určeny redukce řady PCE-16xx. V případě low-profile provedení lze všechny signály KX1, KX2 a KX3 vyvést na skříň počítače redukcí PCE-8025/LP (zapojení signálů viz tabulka Tab 1.).

signál	pin	pin	signál
DIO00/08/16	C1	C6	DIO01/09/17
DIO02/10/18	C2	C7	DIO03/11/19
DIO04/12/20	C3	C8	DIO05/13/21
DIO06/14/22	C4	C9	DIO07/15/23
GND	C5		

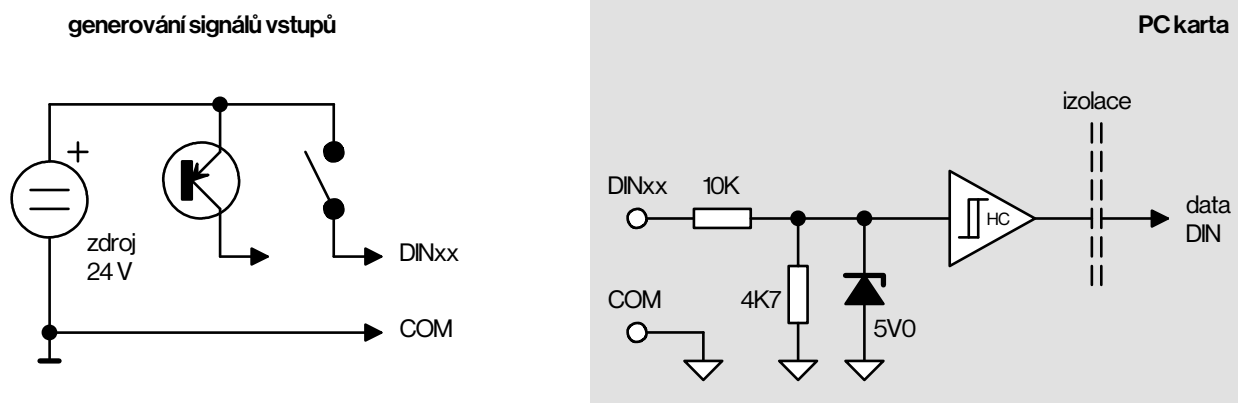
Tab. 3. Zapojení konektorů D-Sub 9 (vidlice) redukcí PCE-8019 a PCE-1620.



Obr. 2. Rozmístění vývodů na konektorech D-Sub 25, D-Sub 9 a header 2x5 pinů.



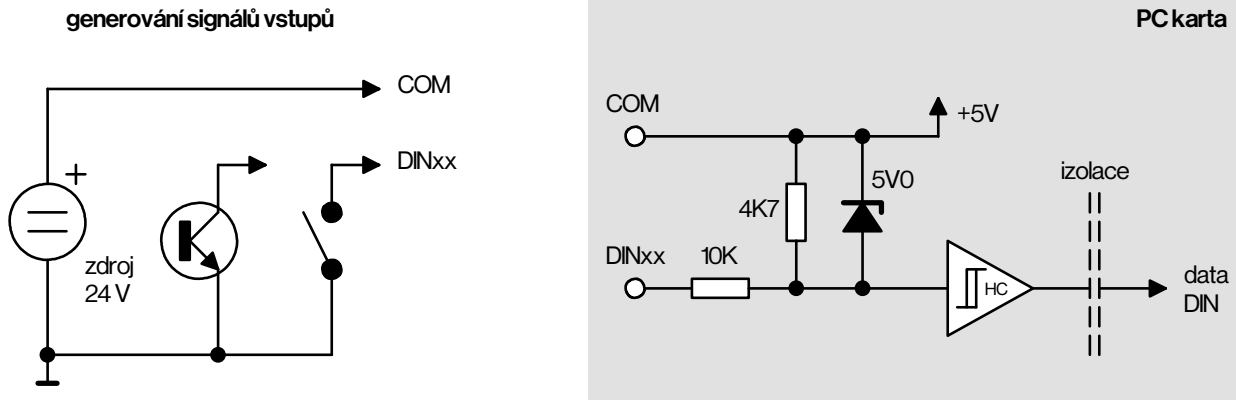
Obr. 3. Zjednodušené schéma zapojení izolovaných vstupů PCT-8424.



Obr. 4. Zjednodušené schéma zapojení izolovaných vstupů PCT-8425.

Jak je patrné ze schématu, uvažovány jsou vstupní signály DINxx s kladnou polaritou vůči společnému signálu COM.

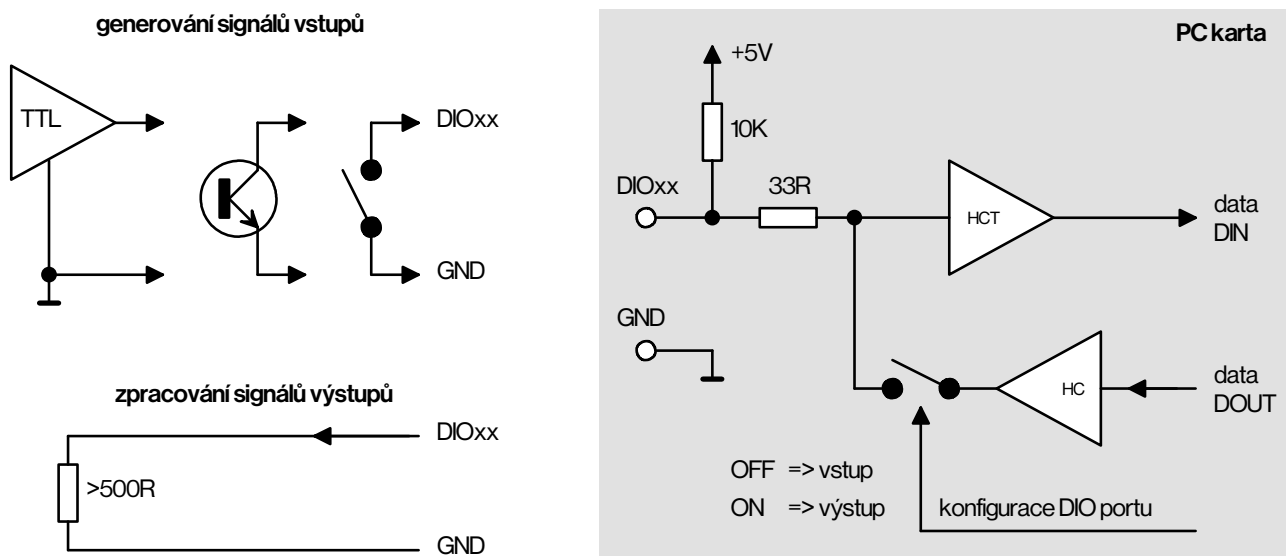
Klidová úroveň (tzn. nulové napětí, resp. nezapojený vstup) je reprezentována hodnotou 0 v datech předávaných kartou, vstupní napětí větší než 15 V je reprezentováno hodnotou 1.



Obr. 5. Zjednodušené schéma zapojení izolovaných vstupů PCT-8426.

Jak je patrné ze schématu, uvažovány jsou vstupní signály DINxx se zápornou polaritou vůči společnému signálu COM.

Klidová úroveň (tzn. nulové napětí, resp. nezapojený vstup) je reprezentována hodnotou 0 v datech předávaných kartou, vstupní napětí větší než 15 V (absolutní hodnota záporného napětí) je reprezentováno hodnotou 1.



Obr. 6. Zjednodušené schéma zapojení DIO portů PCT-842x.

Ve schématu je zakreslen jeden obousměrný I/O kanál. Přepínání kanálů do režimu vstup nebo výstup je řešeno společně pro osmibitový port.



Member of PCI Special Interest Group

Vývoj, výroba, obchod, servis, technická podpora:

adresa: TEDIA[®] spol. s r. o.
Zábělská 12
31211 Plzeň
Česká republika

internet: <http://www.tedia.cz>

telefon: +420 373730421 (základní číslo)
+420 373730426 (technická podpora)

fax: +420 373730420

e-mail: aktuální informace najdete na adresách
<http://www.tedia.cz/kontakty>
<http://www.tedia.cz/podpora>